MSuC430 PAD接口表

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| **序号** | **名称** | **坐标** | **PAD** | **类型** | **描述** | **备注** |
| 1 | VSSPST | (301,75） | PVSS2CDG | 电源 | PAD环供电电源 |  |
| 2 | VDD | (371,75） | PVDD1CDG | 电源 | CPU供电 |  |
| 3 | VSS | (441,75） | PVSS1CDG | 电源 | CPU供电 |  |
| 4 | P1<7> | (511,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 5 | P1<6> | (581,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 6 | P1<5> | (651,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 7 | P1<4> | (721,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 8 | P1<3> | (791,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 9 | P1<2> | (861,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 10 | P1<1> | (931,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 11 | P1<0> | (1001,75） | PDDW0204CDG | 数字IO | GPIO1 |  |
| 12 | TACLK | (1071,75） | PDDW0204CDG | 数字IO | 定时器外部时钟 |  |
| 13 | Test\_mode | (1141,75） | PDDW0204CDG | 数字IO | 测试模式选择 |  |
| 14 | SCL | (1211,75） | PDUW0204CDG | 数字IO | I2C时钟 |  |
| 15 | SDA | (1281,75） | PDUW0204CDG | 数字IO | I2C数据 |  |
| 16 | TAIN0a | (1351,75） | PDDW0204CDG | 数字IO | 定时器输入 |  |
| 17 | TAIN0b | (1421,75） | PDDW0204CDG | 数字IO | 定时器输入 |  |
| 18 | TAOUT0 | (1491,75） | PDDW0204CDG | 数字IO | 定时器输出 |  |
| 19 | TAIN1a | (1561,75） | PDDW0204CDG | 数字IO | 定时器输入 |  |
| 20 | TAIN1b | (1631,75） | PDDW0204CDG | 数字IO | 定时器输入 |  |
| 21 | TAOUT1 | (1701,75） | PDDW0204CDG | 数字IO | 定时器输出 |  |
| 22 | TAIN2a | (1771,75） | PDDW0204CDG | 数字IO | 定时器输入 |  |
| 23 | TAIN2b | (1841,75） | PDDW0204CDG | 数字IO | 定时器输入 |  |
| 24 | TAOUT2 | (1911,75） | PDDW0204CDG | 数字IO | 定时器输出 |  |
| 25 | TXD | (1981,75） | PDDW0204CDG | 数字IO | 通信串口TXD |  |
| 26 | RXD | (2051,75） | PDUW0204CDG | 数字IO | 通信串口RXD |  |
| 27 | sys\_rst | (2121,75） | PDUW0204CDG | 数字IO | 系统复位 |  |
| 28 | IO\_SEL | (2191,75） | PDDW0204CDG | 数字IO | 外部/内部外设总线选择 |  |
| 29 | FORCE\_CPU0 | (2261,75） | PDDW0204CDG | 数字IO | 强制使用CPU0 |  |
| 30 | VDD | (2331,75） | PVDD1CDG | 电源 | CPU供电 |  |
| 31 | VSS | (2401,75） | PVSS1CDG | 电源 | CPU供电 |  |
| 32 | CPU\_SEL | (2471,75） | PDDW0204CDG | 数字IO | 当前执行的CPU指示 |  |
| 33 | LOADER\_EN | (2541,75） | PDUW0204CDG | 数字IO | 外部FLASH加载器使能 |  |
| 34 | FL\_CSN | (2611,75） | PDDW0204CDG | 数字IO | 外部FLASH接口 |  |
| 35 | VDDPST | (2681,75） | PVDD2CDG | 电源 | PAD环供电电源 |  |
| 36 | VSSPST | (2751,75） | PVSS2CDG | 电源 | PAD环供电电源 |  |
| 37 | FL\_CLK | (2821,75） | PDDW0204CDG | 数字IO | 外部FLASH接口 |  |
| 38 | FL\_DI | (2891,75） | PDDW0204CDG | 数字IO | 外部FLASH接口 |  |
| 39 | FL\_DO | (2961,75） | PDDW0204CDG | 数字IO | 外部FLASH接口 |  |
| 40 | PER\_SDOUT | (3031,75） | PDDW0204CDG | 数字IO | 备用外部外设总线 |  |
| 41 | PER\_SDIN | (3101,75） | PDDW0204CDG | 数字IO | 备用外部外设总线 |  |
| 42 | PER\_WE<0> | (3171,75） | PDDW0204CDG | 数字IO | 备用外部外设总线 |  |
| 43 | PER\_WE<1> | (3241,75） | PDDW0204CDG | 数字IO | 备用外部外设总线 |  |
| 44 | PER\_EN | (3311,75） | PDDW0204CDG | 数字IO | 备用外部外设总线 |  |
| 45 | DBG\_UART\_TXD1 | (3381,75） | PDDW0204CDG | 数字IO | CPU1调试串口 |  |
| 46 | DBG\_UART\_RXD1 | (3451,75） | PDUW0204CDG | 数字IO | CPU1调试串口 |  |
| 47 | CPU\_EN1 | (3521,75） | PDUW0204CDG | 数字IO | CPU1使能 |  |
| 48 | DBG\_EN1 | (3591,75） | PDUW0204CDG | 数字IO | CPU1调试使能 |  |
| 49 | NMI1 | (3661,75） | PDDW0204CDG | 数字IO | CPU1非屏蔽中断 |  |
| 50 | NC | (3731,75） | PDDW0204CDG | 数字IO | 未使用 |  |
| 51 | DBG\_UART\_TXD0 | (3801,75） | PDDW0204CDG | 数字IO | CPU0调试串口 |  |
| 52 | DBG\_UART\_RXD0 | (3871,75） | PDUW0204CDG | 数字IO | CPU0调试串口 |  |
| 53 | CPU\_EN0 | (3941,75） | PDUW0204CDG | 数字IO | CPU0使能 |  |
| 54 | DBG\_EN0 | (4011,75） | PDUW0204CDG | 数字IO | CPU0调试使能 |  |
| 55 | NMI0 | (4081,75） | PDDW0204CDG | 数字IO | CPU0非屏蔽中断 |  |
| 56 | VDDPST | (4151,75） | PVDD2CDG | 电源 | PAD环供电电源 |  |
| 57 | VSSPST | (4221,75） | PVSS2CDG | 电源 | PAD环供电电源 |  |
|  |  |  |  |  |  |  |
| 77 | VSS | (4428,1601） | PVSS1CDG | 电源 | CPU供电 |  |
| 78 | VDD | (4428,1671) | PVDD1CDG | 电源 | CPU供电 |  |
|  |  |  |  |  |  |  |
| 244 | P2<7> | (74,771) | PDDW0204CDG | 数字IO | GPIO2 |  |
| 245 | P2<6> | (74,701) | PDDW0204CDG | 数字IO | GPIO2 |  |
| 246 | P2<5> | (74,631) | PDDW0204CDG | 数字IO | GPIO2 |  |
| 247 | P2<4> | (74,561) | PDDW0204CDG | 数字IO | GPIO2 |  |
| 248 | P2<3> | (74,491) | PDDW0204CDG | 数字IO | GPIO2 |  |
| 249 | P2<2> | (74,421) | PDDW0204CDG | 数字IO | GPIO2 |  |
| 250 | P2<1> | (74,351) | PDDW0204CDG | 数字IO | GPIO2 |  |
| 251 | P2<0> | (74,281) | PDDW0204CDG | 数字IO | GPIO2 |  |

注: 坐标表示为(x, y)，**上坐标**：(X, 4908), 横坐标左边起始为301，间距70；**下坐标**：(X, 75), 横坐标左边起始为301，间距70；**左坐标**：(84, Y), 纵坐标上边起始为4707，间距60; **右坐标**：(4428, Y), 纵坐标上边起始为4681，间距70。